

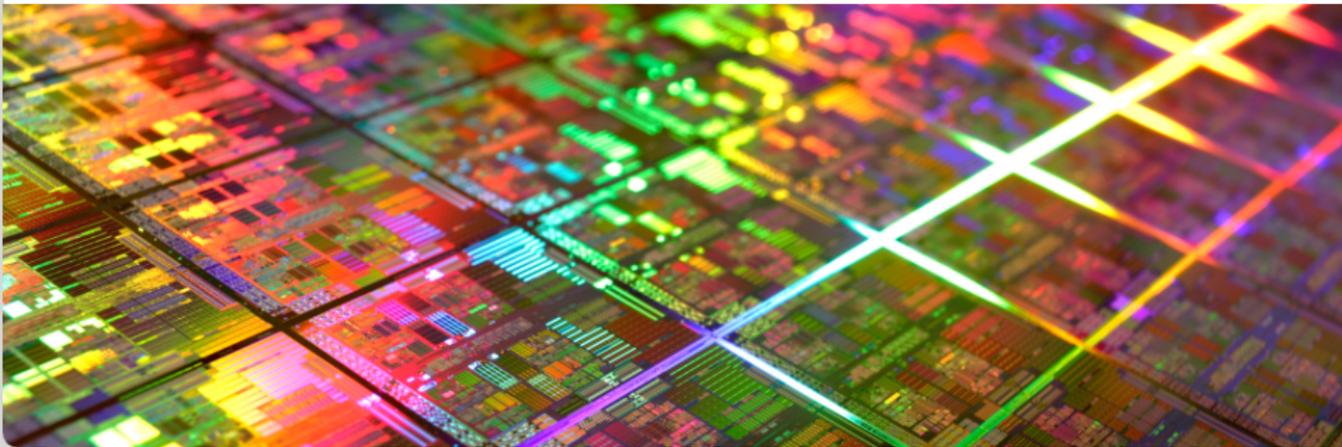
Zentralübung Rechnerstrukturen im SS 2011

Prozessorarchitektur - Sprungvorhersage

David Kramer, Wolfgang Karl

Lehrstuhl für Rechnerarchitektur und Parallelverarbeitung

19. Mai 2011



a) Vermeidung von Pipelineleerlauf

Um das Leerlaufen der Pipeline bei Kontrollflussbefehlen zu vermeiden, existieren statische, sowie dynamische Techniken, die jeweils zu verschiedenen Teilen durch Hardware und Software unterstützt werden.

Nennen Sie diese und stellen Sie die wesentlichen Unterschiede gegenüber.

a) Vermeidung von Pipelineleerlauf

■ Statische Techniken

■ **Statische Sprungvorhersage**

- Always Not Taken
- Always Taken

■ **Prädikation**

- Verwenden von Prädikaten
- Compiler-gestützt
- Sprungbefehle werden vermieden, stattdessen spekulative Ausführung der mit Prädikat versehenen Befehle und Gültigmachen bei Evaluation des Prädikatregisters zu Wahr
- Benötigte Hardware: Spekulative Ausführung, Prädikatregister

a) Vermeidung von Pipelineleerlauf

- Dynamische Techniken - **Prädiktion**
 - Sprungvorhersage
 - Hardware-Technik
 - Sprungbefehle werden ausgeführt und die nächsten Befehle entsprechend der Vorhersage über den Sprungausgang spekulativ geladen und ausgeführt
 - Benötigte Hardware: Sprungzieltabelle, Prädiktor(en)

Weitere Informationen

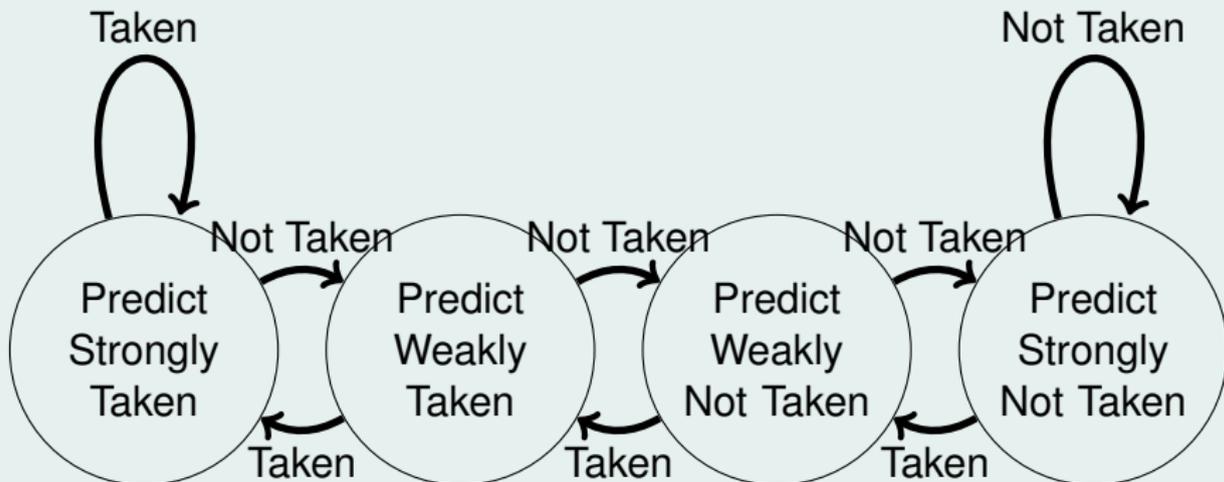
- Brinkschulte, Ungerer: Mikrocontroller und Mikroprozessoren - Springer, 2. Auflage – Seite 301ff

b) 2-Bit-Prädiktoren

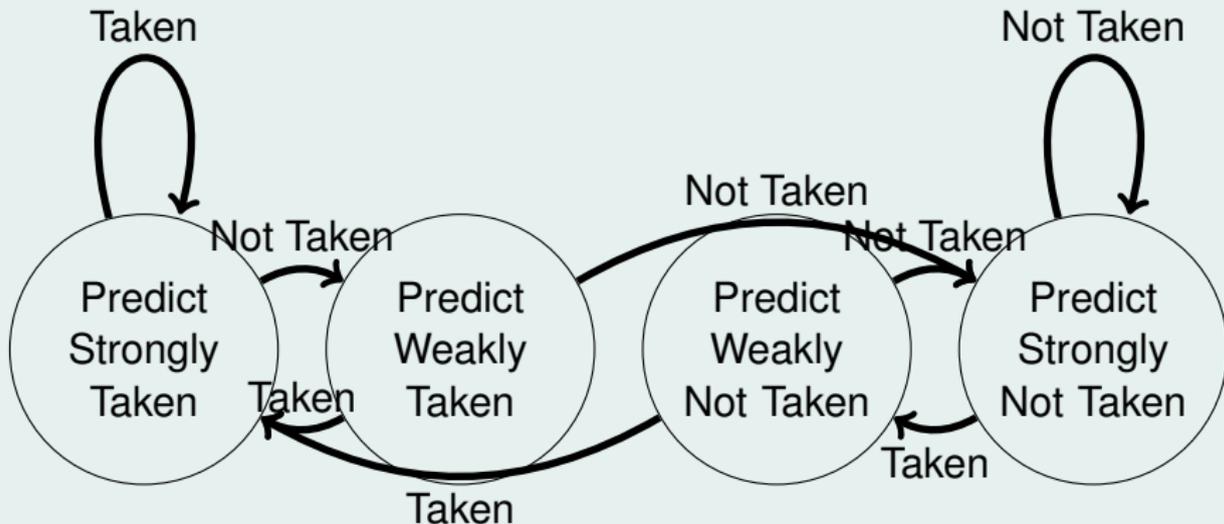
Zeichnen Sie einen 2-Bit-Prädiktor einmal mit Sättigungszähler und einmal mit Hysteresezähler.

Worin liegt die Motivation zur Verwendung eines Hysterese- anstelle eines Sättigungszählers?

Sättigungszähler



Hysteresezähler



Diskussion

- Wechsel bei Hysterese der Vorhersage erst nach zwei Fehlvorhersagen
- Aggressiveres Umschaltverhalten, vermeidet „Flattern“ zwischen Weakly-Zuständen

Aufgabe 1: Sprungvorhersage I

Beispiel: Gemeinsamer 2-Bit-Prädiktor

Füllen Sie die Tabelle für die Vorhersagen und Zustände der obigen zwei Prädiktoren und das unten angegebene Programm aus, wobei **alle Sprünge auf denselben Prädiktor zugreifen** und dieser mit Predict Weakly Not Taken (WNT) initialisiert sei.

Codeabschnitt

```
INIT:   ADD  R1,R0, #0 ; R1=0
        ADD  R2,R0, #2 ; R2=2
START:  BNE  R1,R0,L1  ; if (R1!=0) goto L1
        ADD  R1,R0,#1 ; R1=1
L1:     SUB  R3,R1,R2  ; R3=R1-R2
        BNE  R3,R0,L2  ; if (R1!=R2) goto L2
        ADD  R1,R0,#0 ; R1=0
        J    START    ; goto START
L2:     ADD  R1,R0,#2 ; R1=2
        J    START    ; goto START
```

c) Sprungverläufe

Sprung 1 Zeile 4 BNE L1	Sprung 2 Zeile 8 BNE L2	Sprung 3 Zeile 10 J START	Sprung 4 Zeile 13 J START
NT (R1=0)	T (R1=1)	–	T
T (R1=2)	NT (R1=2)	T	–
NT (R1=0)	T (R1=1)	–	T
T (R1=2)	NT (R1=2)	T	–

2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT			T	
	T			NT	
	NT			T	
	T			NT	

Aufgabe 1: Sprungvorhersage I

2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	SNT	T	
	T			NT	
	NT			T	
	T			NT	

Aufgabe 1: Sprungvorhersage I

2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	SNT	T	WNT
WNT	T			NT	
	NT			T	
	T			NT	

Aufgabe 1: Sprungvorhersage I

2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	SNT	T	WNT
WNT	T	WT	WT	NT	
	NT			T	
	T			NT	

Aufgabe 1: Sprungvorhersage I

2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	SNT	T	WNT
WNT	T	WT	WT	NT	WNT
WNT	NT			T	
	T			NT	

Aufgabe 1: Sprungvorhersage I

2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	SNT	T	WNT
WNT	T	WT	WT	NT	WNT
WNT	NT	SNT	SNT	T	
	T			NT	

Aufgabe 1: Sprungvorhersage I

2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	SNT	T	WNT
WNT	T	WT	WT	NT	WNT
WNT	NT	SNT	SNT	T	WNT
WNT	T			NT	

Aufgabe 1: Sprungvorhersage I

2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	SNT	T	WNT
WNT	T	WT	WT	NT	WNT
WNT	NT	SNT	SNT	T	WNT
WNT	T	WT	WT	NT	

2-Bit-Prädiktor mit Sättigungszähler

Präd.	Sprung 1		Präd.	Sprung 2	
	Sprung	Neue P.		Sprung	Neue P.
WNT	NT	SNT	SNT	T	WNT
WNT	T	WT	WT	NT	WNT
WNT	NT	SNT	SNT	T	WNT
WNT	T	WT	WT	NT	WNT

⇒ Es werden **6** Fehlannahmen gemacht!

2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT			T	
	T			NT	
	NT			T	
	T			NT	

2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	SNT	T	
	T			NT	
	NT			T	
	T			NT	

2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	SNT	T	WNT
WNT	T			NT	
	NT			T	
	T			NT	

2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	SNT	T	WNT
WNT	T	ST	ST	NT	
	NT			T	
	T			NT	

2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	SNT	T	WNT
WNT	T	ST	ST	NT	WT
WT	NT			T	
	T			NT	

2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	SNT	T	WNT
WNT	T	ST	ST	NT	WT
WT	NT	SNT	SNT	T	
	T			NT	

2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	SNT	T	WNT
WNT	T	ST	ST	NT	WT
WT	NT	SNT	SNT	T	WNT
WNT	T			NT	

2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	SNT	T	WNT
WNT	T	ST	ST	NT	WT
WT	NT	SNT	SNT	T	WNT
WNT	T	ST	ST	NT	

2-Bit-Prädiktor mit Hysteresezähler

Präd.	Sprung 1		Präd.	Sprung 2	
	Sprung	Neue P.		Sprung	Neue P.
WNT	NT	SNT	SNT	T	WNT
WNT	T	ST	ST	NT	WT
WT	NT	SNT	SNT	T	WNT
WNT	T	ST	ST	NT	WNT

⇒ Es werden **7** Fehlannahmen gemacht!

d) Sprungeigener 2-Bit-Prädiktor

Füllen Sie die Tabelle für die Vorhersagen und Zustände der obigen zwei Prädiktoren und das unten angegebene Programm aus, wobei **jeder Sprung über seinen eigenen Prädiktor verfüge** und dieser mit Predict Weakly Not Taken (WNT) initialisiert sei.

Welchen Unterschied stellen Sie fest und worauf lässt sich dieser zurückführen?

d) Sprungeigener 2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT		WNT	T	
	T			NT	
	NT			T	
	T			NT	

Aufgabe 1: Sprungvorhersage I

d) Sprungeigener 2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	WNT	T	
SNT	T			NT	
	NT			T	
	T			NT	

Aufgabe 1: Sprungvorhersage I

d) Sprungeigener 2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	WNT	T	WT
SNT	T		WT	NT	
	NT			T	
	T			NT	

Aufgabe 1: Sprungvorhersage I

d) Sprungeigener 2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	WNT	T	WT
SNT	T	WNT	WT	NT	
WNT	NT			T	
	T			NT	

Aufgabe 1: Sprungvorhersage I

d) Sprungeigener 2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	WNT	T	WT
SNT	T	WNT	WT	NT	WNT
WNT	NT		WNT	T	
	T			NT	

Aufgabe 1: Sprungvorhersage I

d) Sprungeigener 2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	WNT	T	WT
SNT	T	WNT	WT	NT	WNT
WNT	NT	SNT	WNT	T	
SNT	T			NT	

Aufgabe 1: Sprungvorhersage I

d) Sprungeigener 2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	WNT	T	WT
SNT	T	WNT	WT	NT	WNT
WNT	NT	SNT	WNT	T	WT
SNT	T		WT	NT	

Aufgabe 1: Sprungvorhersage I

d) Sprungeigener 2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	WNT	T	WT
SNT	T	WNT	WT	NT	WNT
WNT	NT	SNT	WNT	T	WT
SNT	T	WNT	WT	NT	

d) Sprungeigener 2-Bit-Prädiktor mit Sättigungszähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	WNT	T	WT
SNT	T	WNT	WT	NT	WNT
WNT	NT	SNT	WNT	T	WT
SNT	T	WNT	WT	NT	WNT

⇒ Es werden **6** Fehlannahmen gemacht!

d) Sprungeigener 2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT		WNT	T	
	T			NT	
	NT			T	
	T			NT	

Aufgabe 1: Sprungvorhersage I

d) Sprungeigener 2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	WNT	T	
SNT	T			NT	
	NT			T	
	T			NT	

Aufgabe 1: Sprungvorhersage I

d) Sprungeigener 2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	WNT	T	ST
SNT	T		ST	NT	
	NT			T	
	T			NT	

Aufgabe 1: Sprungvorhersage I

d) Sprungeigener 2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	WNT	T	ST
SNT	T	WNT	ST	NT	
WNT	NT			T	
	T			NT	

Aufgabe 1: Sprungvorhersage I

d) Sprungeigener 2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	WNT	T	ST
SNT	T	WNT	ST	NT	WT
WNT	NT		WT	T	
	T			NT	

Aufgabe 1: Sprungvorhersage I

d) Sprungeigener 2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	WNT	T	ST
SNT	T	WNT	ST	NT	WT
WNT	NT	SNT	WT	T	
SNT	T			NT	

Aufgabe 1: Sprungvorhersage I

d) Sprungeigener 2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	WNT	T	ST
SNT	T	WNT	ST	NT	WT
WNT	NT	SNT	WT	T	ST
SNT	T		ST	NT	

Aufgabe 1: Sprungvorhersage I

d) Sprungeigener 2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	WNT	T	ST
SNT	T	WNT	ST	NT	WT
WNT	NT	SNT	WT	T	ST
SNT	T	WNT	ST	NT	

Aufgabe 1: Sprungvorhersage I

d) Sprungeigener 2-Bit-Prädiktor mit Hysteresezähler

Sprung 1			Sprung 2		
Präd.	Sprung	Neue P.	Präd.	Sprung	Neue P.
WNT	NT	SNT	WNT	T	ST
SNT	T	WNT	ST	NT	WT
WNT	NT	SNT	WT	T	ST
SNT	T	WNT	ST	NT	WT

⇒ Es werden **5** Fehlannahmen gemacht!

Schlussfolgerung

Sprungeigene Prädiktoren können genauer arbeiten. Alternativ lässt sich die Information der beiden Sprünge in Korrelation setzen, um genau aus der gegenseitigen Beeinflussung weitere Genauigkeit zu erhalten.

(m,n)-Korrelationsprädiktoren

- m Sprünge umfassende Historie
- Speicherung in Sprungverlaufsregister (Branch History Register, BHR) letzten m Sprünge
- Auswahl eines n -Bit-Prädiktors aus Sprungverlaufstabelle (Pattern History Table, PHT) anhand von Sprungadresse und BHR
- (Teil der) Sprungadresse selektiert Reihe in PHT
- BHR wählt eine von 2^m Spalten
- Ausgewähltes Speicherfeld enthält n -Bit-Prädiktor
- (1,2)-Korrelationsprädiktor: Globales 1-Bit-BHR, pro Sprung zwei separate 2-Bit-Prädiktoren

e) (1,2)-Korrelationsprädiktor

Zeile	Richtung	Aktuelle Vorhersage			Neue Vorhersage	
		Historie	Prädiktor	Vorh.	Historie	Prädiktor
4		NT	(WT, WT)			
8						
4						
8						
4						
8						
4						
8						

e) (1,2)-Korrelationsprädiktor

Zeile	Richtung	Aktuelle Vorhersage			Neue Vorhersage	
		Historie	Prädiktor	Vorh.	Historie	Prädiktor
4	NT	NT	(WT, WT)		NT	
8	T	NT		T		
4	T	T		T		
8	NT	T		NT		
4	NT	NT		NT		
8	T	NT		T		
4	T	T		T		
8	NT	T		NT		

e) (1,2)-Korrelationsprädiktor

Zeile	Richtung	Aktuelle Vorhersage			Neue Vorhersage	
		Historie	Prädiktor	Vorh.	Historie	Prädiktor
4	NT	NT	(WT, WT)		NT	
8	T	NT			T	
4	T	T			T	
8	NT	T			NT	
4	NT	NT			NT	
8	T	NT			T	
4	T	T			T	
8	NT	T			NT	

e) (1,2)-Korrelationsprädiktor

Zeile	Richtung	Aktuelle Vorhersage			Neue Vorhersage	
		Historie	Prädiktor	Vorh.	Historie	Prädiktor
4	NT	NT	(WT, WT)	T	NT	(SNT, WT)
8	T	NT	(SNT, WT)		T	
4	T	T			T	
8	NT	T			NT	
4	NT	NT			NT	
8	T	NT			T	
4	T	T			T	
8	NT	T			NT	

e) (1,2)-Korrelationsprädiktor

Zeile	Richtung	Aktuelle Vorhersage			Neue Vorhersage	
		Historie	Prädiktor	Vorh.	Historie	Prädiktor
4	NT	NT	(WT , WT)	T	NT	(SNT, WT)
8	T	NT	(SNT , WT)	NT	T	(WNT, WT)
4	T	T	(WNT, WT)		T	
8	NT	T			NT	
4	NT	NT			NT	
8	T	NT			T	
4	T	T			T	
8	NT	T			NT	

e) (1,2)-Korrelationsprädiktor

Zeile	Richtung	Aktuelle Vorhersage			Neue Vorhersage	
		Historie	Prädiktor	Vorh.	Historie	Prädiktor
4	NT	NT	(WT , WT)	T	NT	(SNT, WT)
8	T	NT	(SNT , WT)	NT	T	(WNT, WT)
4	T	T	(WNT, WT)	T	T	(WNT, ST)
8	NT	T	(WNT, ST)		NT	
4	NT	NT			NT	
8	T	NT			T	
4	T	T			T	
8	NT	T			NT	

e) (1,2)-Korrelationsprädiktor

Zeile	Richtung	Aktuelle Vorhersage			Neue Vorhersage	
		Historie	Prädiktor	Vorh.	Historie	Prädiktor
4	NT	NT	(WT , WT)	T	NT	(SNT, WT)
8	T	NT	(SNT , WT)	NT	T	(WNT, WT)
4	T	T	(WNT, WT)	T	T	(WNT, ST)
8	NT	T	(WNT, ST)	T	NT	(WNT, WT)
4	NT	NT	(WNT , WT)		NT	
8	T	NT			T	
4	T	T			T	
8	NT	T			NT	

e) (1,2)-Korrelationsprädiktor

Zeile	Richtung	Aktuelle Vorhersage			Neue Vorhersage	
		Historie	Prädiktor	Vorh.	Historie	Prädiktor
4	NT	NT	(WT , WT)	T	NT	(SNT, WT)
8	T	NT	(SNT , WT)	NT	T	(WNT, WT)
4	T	T	(WNT, WT)	T	T	(WNT, ST)
8	NT	T	(WNT, ST)	T	NT	(WNT, WT)
4	NT	NT	(WNT , WT)	NT	NT	(SNT, WT)
8	T	NT	(SNT , WT)		T	
4	T	T			T	
8	NT	T			NT	

e) (1,2)-Korrelationsprädiktor

Zeile	Richtung	Aktuelle Vorhersage			Neue Vorhersage	
		Historie	Prädiktor	Vorh.	Historie	Prädiktor
4	NT	NT	(WT , WT)	T	NT	(SNT, WT)
8	T	NT	(SNT , WT)	NT	T	(WNT, WT)
4	T	T	(WNT, WT)	T	T	(WNT, ST)
8	NT	T	(WNT, ST)	T	NT	(WNT, WT)
4	NT	NT	(WNT , WT)	NT	NT	(SNT, WT)
8	T	NT	(SNT , WT)	NT	T	(WNT, WT)
4	T	T	(WNT, WT)		T	
8	NT	T			NT	

e) (1,2)-Korrelationsprädiktor

Zeile	Richtung	Aktuelle Vorhersage			Neue Vorhersage	
		Historie	Prädiktor	Vorh.	Historie	Prädiktor
4	NT	NT	(WT , WT)	T	NT	(SNT, WT)
8	T	NT	(SNT , WT)	NT	T	(WNT, WT)
4	T	T	(WNT, WT)	T	T	(WNT, ST)
8	NT	T	(WNT, ST)	T	NT	(WNT, WT)
4	NT	NT	(WNT , WT)	NT	NT	(SNT, WT)
8	T	NT	(SNT , WT)	NT	T	(WNT, WT)
4	T	T	(WNT, WT)	T	T	(WNT, ST)
8	NT	T	(WNT, ST)		NT	

e) (1,2)-Korrelationsprädiktor

Zeile	Richtung	Aktuelle Vorhersage			Neue Vorhersage	
		Historie	Prädiktor	Vorh.	Historie	Prädiktor
4	NT	NT	(WT , WT)	T	NT	(SNT, WT)
8	T	NT	(SNT , WT)	NT	T	(WNT, WT)
4	T	T	(WNT, WT)	T	T	(WNT, ST)
8	NT	T	(WNT, ST)	T	NT	(WNT, WT)
4	NT	NT	(WNT , WT)	NT	NT	(SNT, WT)
8	T	NT	(SNT , WT)	NT	T	(WNT, WT)
4	T	T	(WNT, WT)	T	T	(WNT, ST)
8	NT	T	(WNT, ST)	T	NT	(WNT, WT)

Aufgabe

Gegeben sei der folgende MIPS-Code. Beachten Sie, dass Register R0 in der MIPS ISA immer den Wert 0 hat. Beachten Sie weiterhin, dass MIPS-Instruktionen immer an Wortgrenzen ausgerichtet sind, d.h. die niedrigsten zwei Bits der Instruktionsadresse sind immer 0. Dies führt dazu, dass die zwei niedrigsten Bits niemals zur Indizierung von Sprungvorhersagetabellen verwendet werden. Bei der Indizierung der Sprungvorhersagetabellen, werden diese also ignoriert und die verbleibenden niedrigsten Bits der Sprungadresse verwendet.

Aufgabe 2: Sprungvorhersage II

Code

```
0x100  li    R2, 0           ; v = 0
0x104  li    R3, 100        ; Loop bound for LoopI
0x108  li    R4, 0           ; i = 0
      LoopI:
0x10C  beq   R4, R3, EndLoopI ; Exit LoopI if i == 100
0x110  li    R5, 0           ; j = 0
      LoopJ:
0x114  beq   R5, R3, EndLoopJ ; Exit LoopJ if J == 100
0x118  add   R6, R5, R4      ; j + i
0x11C  andi  R6, R6, 1       ; (j+i)%2
0x120  bne   R6, R0, EndIf   ; Skip if (j+i)%2 != 0
0x124  add   R2, R2, R5      ; v +=j
      EndIf:
0x128  addi  R5, R5, 1       ; j++
0x12C  beq   R0, R0, LoopJ   ; Go back to LoopJ
      EndLoopJ:
0x130  addi  R4, R4, 1       ; i++
0x134  beq   R0, R0, LoopI   ; Go back to LoopI
      EndLoopI:
```

Aufgabe

Bestimmen Sie nun für diesen Assembler-Code die exakte Anzahl an Fehlvorhersagen der Sprungvorhersage, die während der Ausführung auftreten, wenn folgende Prädiktoren verwendet werden:

- 1 Ein Always-Taken Prädiktor
- 2 Ein globaler 1-Bit Prädiktor, initialisiert mit Taken.
- 3 Ein 1-Bit Prädiktor mit 32 Einträgen, die niedrigsten Bits der Instruktionsadresse werden zur Indizierung des Eintrags verwendet, initialisiert mit Taken.
- 4 Ein 2-Bit Prädiktor mit 16 Einträgen, die niedrigsten Bits der Instruktionsadresse werden zur Indizierung des Eintrags verwendet, initialisiert mit Strongly Taken.

Etwas Statistik

Anzahl an genommenen / nicht genommenen Sprüngen pro Sprungadresse:

- `0x10C`: for-Loop \Rightarrow 100 nicht genommen ($i = 0$ bis 99), dann einmal genommen
- `0x114`: Inner for-Loop \Rightarrow für jeden Durchlauf der äußeren Schleife: 100 nicht genommen ($i = 0$ bis 99), dann einmal genommen
 \Rightarrow Not Taken $100 * 100 = 10000$ mal, Taken $100 * 1 = 100$ mal

Etwas Statistik

Anzahl an genommenen / nicht genommenen Sprüngen pro Sprungadresse:

- `0x120`: Alterniert zwischen Taken und Not Taken
⇒ 10000 Durchläufe ⇒ Not Taken 5000 mal, Taken 5000 mal
- `0x12C`: Rücksprung ⇒ wird hier immer genommen ⇒ Taken 10000 mal (innere Schleife)
- `0x134`: Rücksprung ⇒ wird hier immer genommen ⇒ Taken 100 mal

Adressabbildung

Abbildung der Sprungadresse auf die jeweiligen Prädiktoren anhand ihrer Sprungadresse (niederwertigsten Bits):

- 0x10C: 01100
- 0x114: 10100
- 0x120: 00000
- 0x12C: 01100
- 0x134: 10100

Überblick

Sprung	Bits	Taken	Not Taken
0x10C	01100	1	100
0x114	10100	100	10000
0x120	00000	5000	5000
0x12C	01100	10000	0
0x134	10100	100	0

Aufgabe 2: Sprungvorhersage II

a) Always taken

Sprung	Bits	Taken	Not Taken	Fehlvorhersagen
0x10C	01100	1	100	100
0x114	10100	100	10000	10000
0x120	00000	5000	5000	5000
0x12C	01100	10000	0	0
0x134	10100	100	0	0
				15100

⇒ Total: 15100 Fehlvorhersagen

Aufgabe 2: Sprungvorhersage II

Code

```
0x100  li    R2, 0           ; v = 0
0x104  li    R3, 100        ; Loop bound for LoopI
0x108  li    R4, 0           ; i = 0
      LoopI:
0x10C  beq   R4, R3, EndLoopI ; Exit LoopI if i == 100
0x110  li    R5, 0           ; j = 0
      LoopJ:
0x114  beq   R5, R3, EndLoopJ ; Exit LoopJ if J == 100
0x118  add   R6, R5, R4      ; j + i
0x11C  andi  R6, R6, 1       ; (j+i)%2
0x120  bne   R6, R0, EndIf   ; Skip if (j+i)%2 != 0
0x124  add   R2, R2, R5      ; v +=j
      EndIf:
0x128  addi  R5, R5, 1       ; j++
0x12C  beq   R0, R0, LoopJ   ; Go back to LoopJ
      EndLoopJ:
0x130  addi  R4, R4, 1       ; i++
0x134  beq   R0, R0, LoopI   ; Go back to LoopI
      EndLoopI:
```

b) 1-Bit Prädiktor (global)

- `0x10C`: Da Prädiktor initialisiert mit T \Rightarrow Fehlvorhersage
Bei den weiteren Durchläufen bestimmt `0x134` die Vorhersage
 \Rightarrow Prediction immer Taken \Rightarrow Sprung wird aber nur einmal
genommen (am Ende des Programms)
 \Rightarrow **100 Fehlvorhersagen**
- `0x114`: Die Vorhersage wird bestimmt durch den Ausgang der
Sprünge `0x10C` und `0x12C`
Vorhersage von `0x10C` kommend: NT (100 mal)
Vorhersage von `0x12C` kommend: T (10000 mal)
Korrekt vorhergesagt werden die Sprünge, die von `0x10C`
kommen und die Schleifenausritte \Rightarrow **9900 Fehlvorhersagen**

b) 1-Bit Prädiktor (global)

- $0x120$: Vorhersage wird von $0x114$ bestimmt \Rightarrow hier Vorhersage immer taken
 \Rightarrow **50% Fehlvorhersagen** (alle Sprünge mit Ausgang Not Taken)
- $0x12C$: Vorhersage wird von $0x120$ bestimmt \Rightarrow Vorhersage alterniert
 \Rightarrow **50% Fehlvorhersagen**
- $0x134$: Vorhersage wird von $0x114$ bestimmt \Rightarrow Vorhersage immer taken \Rightarrow **keine Fehlvorhersagen**

Aufgabe 2: Sprungvorhersage II

b) 1-Bit Prädiktor (global)

Sprung	Bits	Taken	Not Taken	Fehlvorhersagen
0x10C	01100	1	100	100
0x114	10100	100	10000	9900
0x120	00000	5000	5000	5000
0x12C	01100	10000	0	5000
0x134	10100	100	0	0
				20000

⇒ Total: 20000 Fehlvorhersagen

Aufgabe 2: Sprungvorhersage II

Code

```
0x100  li    R2, 0           ; v = 0
0x104  li    R3, 100        ; Loop bound for LoopI
0x108  li    R4, 0           ; i = 0
      LoopI:
0x10C  beq   R4, R3, EndLoopI ; Exit LoopI if i == 100
0x110  li    R5, 0           ; j = 0
      LoopJ:
0x114  beq   R5, R3, EndLoopJ ; Exit LoopJ if J == 100
0x118  add   R6, R5, R4      ; j + i
0x11C  andi  R6, R6, 1       ; (j+i)%2
0x120  bne   R6, R0, EndIf   ; Skip if (j+i)%2 != 0
0x124  add   R2, R2, R5      ; v +=j
      EndIf:
0x128  addi  R5, R5, 1       ; j++
0x12C  beq   R0, R0, LoopJ   ; Go back to LoopJ
      EndLoopJ:
0x130  addi  R4, R4, 1       ; i++
0x134  beq   R0, R0, LoopI   ; Go back to LoopI
      EndLoopI:
```

c) 1-Bit Prädiktor (32 Einträge)

Sprünge $0x10C$ und $0x12C$ fallen zusammen, sowie Sprünge $0x114$ und $0x134$

- $0x10C$: Bedingt durch die Initialisierung mit Taken und den Änderungen von $0x12C$ auf Taken, wird hier nur die letzte Iteration korrekt vorhergesagt \Rightarrow **100 Fehlvorhersagen**
- $0x114$: Bedingt durch die Initialisierung mit Taken und den Änderungen von $0x134$ auf Taken, erzeugt jede neue Iteration der äußeren Schleife eine Fehlvorhersage. Falsch vorhergesagt werden zudem die letzte Iteration der inneren Schleife. Alle anderen Iterationen werden korrekt vorhergesagt \Rightarrow **200 Fehlvorhersagen**

c) 1-Bit Prädiktor (32 Einträge)

- $0x120$: Prädiktor alterniert ständig zwischen Taken und Nottaken. \Rightarrow Ständige Fehlvorhersagen, außer bei Eintritt in die innere Schleife \Rightarrow **9900 Fehlvorhersagen**
- $0x12C$: Der erste Durchlauf jeder Iteration wird falsch vorhergesagt, da $0x10C$ den Prädiktor auf Not taken setzt. Alle anderen Iterationen werden korrekt vorhergesagt \rightarrow **100 Fehlvorhersagen**
- $0x134$: Vorhersage wird von $0x114$ bestimmt \Rightarrow Vorhersage immer taken \Rightarrow **keine Fehlvorhersagen**

Aufgabe 2: Sprungvorhersage II

c) 1-Bit Prädiktor (32 Einträge)

Sprung	Bits	Taken	Not Taken	Fehlvorhersagen
0x10C	01100	1	100	100
0x114	10100	100	10000	200
0x120	00000	5000	5000	9900
0x12C	01100	10000	0	100
0x134	10100	100	0	0
				10300

⇒ Total: 10300 Fehlvorhersagen

Aufgabe 2: Sprungvorhersage II

Code

```
0x100  li    R2, 0           ; v = 0
0x104  li    R3, 100        ; Loop bound for LoopI
0x108  li    R4, 0           ; i = 0
      LoopI:
0x10C  beq   R4, R3, EndLoopI ; Exit LoopI if i == 100
0x110  li    R5, 0           ; j = 0
      LoopJ:
0x114  beq   R5, R3, EndLoopJ ; Exit LoopJ if J == 100
0x118  add   R6, R5, R4      ; j + i
0x11C  andi  R6, R6, 1       ; (j+i)%2
0x120  bne   R6, R0, EndIf   ; Skip if (j+i)%2 != 0
0x124  add   R2, R2, R5      ; v +=j
      EndIf:
0x128  addi  R5, R5, 1       ; j++
0x12C  beq   R0, R0, LoopJ   ; Go back to LoopJ
      EndLoopJ:
0x130  addi  R4, R4, 1       ; i++
0x134  beq   R0, R0, LoopI   ; Go back to LoopI
      EndLoopI:
```

d) 2-Bit Prädiktor (16 Einträge)

Sprünge $0x10C$ und $0x12C$ fallen zusammen, sowie Sprünge $0x114$ und $0x134$

- $0x10C$: Bedingt durch die Initialisierung mit Strongly Taken und den Änderungen von $0x12C$ auf Strongly Taken, wird hier nur die letzte Iteration korrekt vorhergesagt
⇒ **100 Fehlvorhersagen**
- $0x114$: Bedingt durch die Initialisierung mit Strongly Taken, Fehlvorhersage der ersten beiden Iterationen ⇒ danach sagt der Prädiktor Not Taken vorher
Beim Wechsel von der inneren zur äußeren Schleife wird sowohl $0x114$, als auch $0x134$ genommen ⇒ Vorhersage dann Weakly Taken ⇒ Fehlvorhersage der neuen, ersten Iteration der inneren Schleife
⇒ **201 Fehlvorhersagen**

d) 2-Bit Prädiktor (16 Einträge)

- 0×120 : In der ersten Iteration, der Prädiktor alterniert ständig zwischen Strongly Taken und Weakly Taken.
⇒ 50% Fehlvorhersagen
Sprungverlauf am Ende der Iteration: NT - T | T ⇒ Vorhersage zu Strongly Taken
Zweite Iteration: Prädiktor alterniert zwischen ST und WT ⇒ 50% Fehlvorhersagen
Sprungverlauf am Ende der zweiten Iteration: T - NT | NT ⇒ Wechsel der Vorhersage zu Weakly Not Taken
Dritte Iteration: Prädiktor alterniert zwischen WT und WNT ⇒ 100% Fehlvorhersagen
⇒ 51 Iteration * 50 Fehlvorhersagen + 49 ungerade Iterationen * 100 Fehlvorhersagen ⇒ **7450 Fehlvorhersagen**

d) 2-Bit Prädiktor (16 Einträge)

- $0x12C$: Bedingt durch die Initialisierung mit Strongly Taken \Rightarrow **keine Fehlvorhersagen** (auch die Fehlvorhersage von $0x10C$ ändert an der Vorhersage Taken nichts)
- $0x134$: Sprung $0x114$ hält den Prädiktor bei der Vorhersage Not Taken \Rightarrow **100 Fehlvorhersagen**

Aufgabe 2: Sprungvorhersage II

d) 2-Bit Prädiktor (16 Einträgen)

Sprung	Bits	Taken	Not Taken	Fehlvorhersagen
0x10C	01100	1	100	100
0x114	10100	100	10000	201
0x120	00000	5000	5000	7450
0x12C	01100	10000	0	0
0x134	10100	100	0	100
				7851

⇒ Total: 7851 Fehlvorhersagen

3.2) Matrix-Multiplikation

Gegeben Sei der Quellcode `mm-std.c` für eine Standard Matrix-Matrix-Multiplikation. Übersetzen Sie diesen Quellcode zunächst mit Cross-Compiler und simulieren Sie anschließend diese Anwendung mit dem `sim-bpred`. Verwenden Sie folgende Sprungvorhersageeinheiten:

- Always taken
- Always nottaken
- Globaler 2 bit-Prädiktor
- Prädiktortabelle mit 2 bit-Prädiktoren und 16 Einträgen
- Globaler Korrelationsprediktor mit 1 bit-History und einem 2 bit-Prädiktor

Welche Sprungvorhersageeinheit würden Sie für diese Anwendung auswählen? Begründen Sie Ihre Antwort.

3.2) Matrix-Multiplikation

	taken	not taken	bimod 1	bimod 16	2lev
Count	17172	2131190	17307	17067	16985
Rate	99,6%	50,4%	99,59%	99,6%	99,6%

⇒ Der Korrelationsprädiktor bietet die höchste Trefferrate und sollte daher gewählt werden.

3.3) MiBench Benchmark Suite

Vergleichen Sie nun die Benchmarks `basicmath`, `qsort` und `susan` aus dem Automotive-Teil der Benchmark-Suite hinsichtlich ihrer Leistung mit verschiedenen Sprungvorhersageeinheiten. Verwenden Sie hier dieselben Prädiktoren wie in Aufgabe 3.2.

Welche Vorhersageeinheit würden Sie für jede Anwendung wählen?
Welche Sprungvorhersageeinheit liefert insgesamt die beste Leistung?

3.3) MiBench Benchmark Suite

		taken	not taken	bimod 1	bimod 16	2lev
basicmath	Count	11142629	13658564	11907657	10001627	2400196
	Rate	66%	58,4%	63,7%	69,5%	92,7%
qsort	Count	2120041	2406870	2245820	1173120	446567
	Rate	68,5%	64,2%	66,6%	82,6%	93,4%
susan -s	Count	238434	1650032	247979	117397	116419
	Rate	87,4%	13,0%	86,9%	93,8%	93,9%
susan -e	Count	11707	72863	11757	6265	3403
	Rate	87,3%	21%	86,9%	92,8%	96%
susan -c	Count	20470	27832	8897	5539	2406
	Rate	63%	49,7%	83,3%	89,4%	95,1%

⇒ Der Korrelationsprädiktor bietet die höchste Trefferrate und sollte daher gewählt werden.

Fragen?

Fragen?